

(19)日本国特許庁 (J P)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平7-288724

(43)公開日 平成7年(1995)10月31日

(51)Int.Cl.⁹

識別記号

F I

H04N 5/225

F

G03B 17/02

17/56

Z

審査請求 未請求 請求項の数 3 O L (全10頁)

(21)出願番号 特願平6-80199

(22)出願日 平成6年(1994)4月19日

(71)出願人 000000376

オリンパス光学工業株式会社

東京都渋谷区幡ヶ谷2丁目43番2号

(72)発明者 井上 晃

東京都渋谷区幡ヶ谷2丁目43番2号 オリ

ンパス光学工業株式会社内

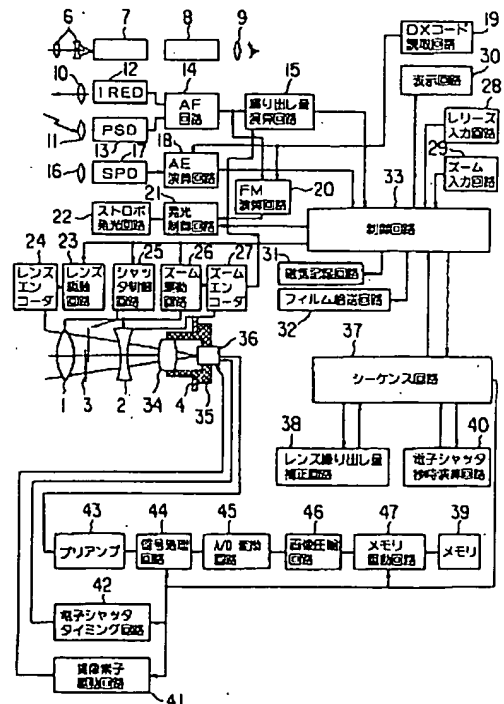
(74)代理人 弁理士 鈴江 武彦

(54)【発明の名称】 カメラのアダプタ

(57)【要約】

【目的】 レンズシャッターカメラの大きさを損なうことなく電子映像記録を可能とした安価なカメラのアダプタを提供する。

【構成】 結像レンズ34はフィルム面に結像される被写体像と同等の範囲の被写体像を撮像素子36結像させ、撮像素子36は上記結像レンズ34によって結像された被写体像を受光しイメージ信号を出力し、メモリ39は上記撮像素子36から出力される上記イメージ信号を記憶する。そして、筐体は上記結像レンズ34、上記撮像素子36及び上記メモリ39を備え、カメラ本体に着脱自在となっている。さらに、メモリ39も筐体に着脱自在となっている。



【特許請求の範囲】

【請求項 1】 カメラ本体に着脱自在なアダプタにおいて、フィルム面に結像される被写体像と同等の範囲の被写体像を結像させるための縮小光学系と、上記縮小光学系によって結像された被写体像を受光し、イメージ信号を出力する撮像素子と、上記撮像素子から出力される上記イメージ信号を記憶する記憶手段と、上記縮小光学系、上記撮像素子及び上記記憶手段を備え、上記カメラ本体に着脱自在な筐体と、を具備し、上記被写体像を電氣的に記録可能なカメラのアダプタ。

【請求項 2】 カメラ本体に着脱自在なアダプタにおいて、撮影レンズからの被写体光束を受ける位置に配置され、フィルム面に結像される被写体像と同等の範囲の被写体像を結像させるための縮小光学系と、上記縮小光学系によって結像された被写体像を受光し、イメージ信号を出力する撮像素子と、上記撮像素子から出力される上記イメージ信号を記憶する記憶手段と、上記縮小光学系、上記撮像素子及び上記記憶手段を備え、上記カメラ本体に着脱自在な筐体と、上記筐体に設けられ、上記カメラ本体中の制御手段と通信を行うための通信手段と、を具備し、上記筐体を上記カメラ本体に装着することによって上記被写体像を電氣的に記録可能なカメラのアダプタ。

【請求項 3】 カメラ本体に着脱自在なアダプタにおいて、撮影レンズからの被写体光束を受ける位置に配置され、フィルム面に結像される被写体像と同等の範囲の被写体像を結像させるための縮小光学系と、上記縮小光学系によって結像された被写体像を受光し、イメージ信号を出力する撮像素子と、上記撮像素子から出力される上記イメージ信号を記憶する記憶手段と、上記カメラ本体の制御手段と通信を行うための通信手段と、上記カメラ本体の撮影光学系が、沈胴もしくは焦点距離を短くするために後退する際に上記縮小光学系、撮像素子の少なくとも 1 つを退避させる退避手段と、上記撮像素子、上記縮小光学系、上記記憶手段、上記通信手段及び上記退避手段が配置された筐体と、を具備し、上記筐体を上記カメラ本体に装着することによって、上記被写体像を電氣的に記録可能なカメラのアダプタ。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、カメラなどの撮像装置において、銀塩フィルムを用いた撮影と電子映像記録と

を切換自在とするカメラのアダプタに関する。

【0002】

【従来の技術】 従来、撮影画像を光電変換素子を用いて電気信号に変換し種々の記録媒体に記録する電子スチルカメラに関する技術が開示されている。そして、銀塩フィルムを使用するカメラの裏蓋を取り外して、代わりに電子撮像素子を有するユニットを取り付けて電子スチルカメラとして使用する技術も提案されている。

【0003】 この一例として、特開平 2 - 2 7 6 3 7 5 号公報では、ボディ部として、撮像素子と電気回路系と磁気記録装置とを含む第 1 ボディ部と、銀塩フィルムを内蔵可能な第 2 のボディ部とのいずれかを選択して着脱自在とすることにより、撮影日時に応じた写真記録方式を選択する「2 つの記録方式を選択可能なカメラ」に関する技術が開示されている。

【0004】 さらに、特開平 4 - 3 7 3 3 6 7 号公報では、光電変換撮像素子に、銀塩フィルムを用いるカメラ本体のオーバーチャサイズに略等しい大きさの撮像面を持たせることにより、電子映像の為の補正撮影光学系或いは補正ファインダ光学系を必要とせず、カメラ本体に装着して電子撮影ができる「電子撮像バック」に関する技術が開示されている。

【0005】

【発明が解決しようとする課題】 しかしながら、上記特開平 2 - 2 7 6 3 7 5 号公報により開示された技術では銀塩フィルムと電子映像とでボディ単位で交換する必要があるが高価となる。さらに、上記特開平 4 - 3 7 3 3 6 7 号公報では、撮像素子を銀塩フィルムのオーバーチャサイズに等しくする必要がある為、非常に高価となる。

【0006】 本発明は上記問題に鑑みてなされたもので、その目的とするところは、レンズシャッターカメラの大きさを損なうことなく電子映像記録を可能とした安価なカメラのアダプタを提供することにある。

【0007】

【課題を解決するための手段】 上記目的を達成するために、本発明の第 1 の態様によるカメラのアダプタは、カメラ本体に着脱自在なアダプタにおいて、フィルム面に結像される被写体像と同等の範囲の被写体像を結像させるための縮小光学系と、上記縮小光学系によって結像された被写体像を受光し、イメージ信号を出力する撮像素子と、上記撮像素子から出力される上記イメージ信号を記憶する記憶手段と、上記縮小光学系、上記撮像素子及び上記記憶手段を備え、上記カメラ本体に着脱自在な筐体とを具備し、上記被写体像を電氣的に記録可能な構成となっている。

【0008】 そして、第 2 の態様によるカメラのアダプタは、カメラ本体に着脱自在なアダプタにおいて、撮影レンズからの被写体光束を受ける位置に配置され、フィルム面に結像される被写体像と同等の範囲の被写体像を

10

20

30

40

50

結像させるための縮小光学系と、上記縮小光学系によって結像された被写体像を受光し、イメージ信号を出力する撮像素子と、上記撮像素子から出力される上記イメージ信号を記憶する記憶手段と、上記縮小光学系、上記撮像素子及び上記記憶手段を備え、上記カメラ本体に着脱自在な筐体と、上記筐体に設けられ、上記カメラ本体中の制御手段と通信を行うための通信手段とを具備し、上記筐体を上記カメラ本体に装着することによって上記被写体像を電氣的に記録可能な構成となっている。

【0009】さらに、第3の態様によるカメラのアダプタは、カメラ本体に着脱自在なアダプタにおいて、撮影レンズからの被写体光束を受ける位置に配置され、フィルム面に結像される被写体像と同等の範囲の被写体像を結像させるための縮小光学系と、上記縮小光学系によって結像された被写体像を受光し、イメージ信号を出力する撮像素子と、上記撮像素子から出力される上記イメージ信号を記憶する記憶手段と、上記カメラ本体の制御手段と通信を行うための通信手段と、上記カメラ本体の撮影光学系が、沈胴もしくは焦点距離を短くするために後退する際に上記縮小光学系、撮像素子の少なくとも1つを退避させる退避手段と、上記撮像素子、上記縮小光学系、上記記憶手段、上記通信手段及び上記退避手段が配置された筐体とを具備し、上記筐体を上記カメラ本体に装着することによって、上記被写体像を電氣的に記録可能な構成となっている。

【0010】

【作用】即ち、本発明の第1の態様によるカメラのアダプタでは、縮小光学系はフィルム面に結像される被写体像と同等の範囲の被写体像を結像させ、撮像素子は上記縮小光学系によって結像された被写体像を受光しイメージ信号を出力し、記憶手段は上記撮像素子から出力される上記イメージ信号を記憶する。そして、筐体は上記縮小光学系、上記撮像素子及び上記記憶手段を備えており、上記カメラ本体に着脱自在となっている。

【0011】そして、第2の態様によるカメラのアダプタでは、縮小光学系は撮影レンズからの被写体光束を受ける位置に配置されフィルム面に結像される被写体像と同等の範囲の被写体像を結像させ、撮像素子は上記縮小光学系によって結像された被写体像を受光しイメージ信号を出力し、記憶手段は上記撮像素子から出力される上記イメージ信号を記憶する。筐体は上記縮小光学系、上記撮像素子及び上記記憶手段を備えており、カメラ本体に着脱自在となっている。さらに、通信手段は筐体に設けられており、カメラ本体中の制御手段と通信を行う。

【0012】さらに、第3の態様によるカメラのアダプタは、縮小光学系は撮影レンズからの被写体光束を受ける位置に配置されフィルム面に結像される被写体像と同等の範囲の被写体像を結像させ、撮像素子は該縮小光学系によって結像された被写体像を受光しイメージ信号を出力し、記憶手段は上記撮像素子から出力される上記イ

メージ信号を記憶する。そして、通信手段はカメラ本体の制御手段と通信を行い、退避手段は上記カメラ本体の撮影光学系が沈胴もしくは焦点距離を短くするために後退する際に上記縮小光学系、撮像素子の少なくとも1つを退避させる。筐体には上記撮像素子、上記縮小光学系、上記記憶手段、上記通信手段及び上記退避手段が配置されている。

【0013】

【実施例】以下、図面を参照して、本発明の実施例について説明する。先ず図2には本発明のカメラのアダプタを装着するカメラの構成を示し説明する。同図に示されるように、被写体光の光路上には正負の2群のズームレンズ1、2とレンズシャッタ3、アパーチャ4、フィルム5が配置されている。このズームレンズ1にはレンズエンコーダ24が接続されており、該レンズエンコーダ24の出力はレンズ駆動回路23の入力に接続されている。

【0014】そして、上記レンズシャッタ3にはシャッタ制御回路25が接続されており、上記ズームレンズ2にはズームエンコーダ27が接続されている。このズームエンコーダ27の出力はズーム駆動回路26の入力に接続されており、該ズーム駆動回路26はズームレンズ1、2に接続されている。

【0015】さらに、観察光学系では、被写体光の光路上に実像式ズームファインダの対物レンズ6、上下左右反転の為のプリズム7、8、接眼レンズ9がそれぞれ配置されており、これらを介して被写体光が撮影者の目に導かれる。

【0016】また、自動焦点調節(AF)回路14には赤外発光ダイオード(IRED; Infra Red Emitting Diode)12、位置検出素子(PSD)13が接続されており、上記IRED12より投光される光の光路上には投光レンズ10が、該光の被写体からの反射光の光路上でPSD13に対面する位置には受光レンズ11が配置されている。上記AF回路14の出力は繰り出し量演算回路15及びフラッシュマチック(FM; Flash Matic)演算回路20の入力に接続されている。

【0017】そして、被写体光の光路上には自動露光調節(AE)レンズを介して光検出素子(SPD; Silicon Photo Diode)17も配置されており、該SPD17の出力はAE演算回路18を介して制御回路33の入力に接続されている。

【0018】さらに、この制御回路33の入力には、上記繰り出し量演算回路15の他、リリース入力回路28とズーム入力回路29の出力が接続されており、該制御回路33の出力は、表示回路30と発光制御回路21、レンズ駆動回路23、シャッタ制御回路25、ズーム駆動回路26、磁気記録回路31、フィルム給送回路32の入力にそれぞれ接続されている。

【0019】また、DXコード読取回路19の出力は上

記AE回路14、FM演算回路20の入力に接続されており、該FM演算回路20の出力は発光制御回路21を介してストロボ発光回路2の入力に接続されている。

【0020】このような構成において、被写体像はズームレンズ1、2、レンズシャッタ3、アパーチャ4を介してフィルム3に結像される。このとき、アパーチャ4はフィルム3の画面サイズを制限する。そして、被写体光は、観察光学系において、対物レンズ6、上下左右反転の為にプリズム7、8、接眼レンズ9を介して撮影者の目にも導かれる。

【0021】そして、IRED12から投射された赤外光は投光レンズ10を介して被写体に投光され、該被写体での反射光は受光レンズ11を介してPSD13に受光される。AF回路14は、このPSD13の出力に基づいて三角測距法の原理を用いて被写体距離1の逆数 $1/l$ を繰り出し量演算回路15とFM演算回路20に出力する。繰り出し量演算回路15では、この被写体距離の逆数 $1/l$ と撮影レンズの焦点距離とからレンズ繰り出し量を演算する。

【0022】さらに、被写体光はAEレンズ16を介してSPD17にも受光され、該SPD17は被写体の明るさに比例した光電流をAE演算回路18に出力する。このAE演算回路18は、DXコード読取回路19の出力信号と上記SPD17からの出力信号とから次式

(1)によりシャッタ秒時を決定する。尚、AVは絞り、TVはシャッタ秒時、BVは被写体輝度、SVFはフィルム感度をそれぞれ示している。

【0023】

$$EV = AV + TV = BV + SVF \quad \dots (1)$$

そして、FM演算回路20はストロボ使用時に適正となるストロボ発光量を距離情報を基に次式(2)に基づいて計算する。尚、GVはストロボ光量、DVは被写体距離、AV0は開放絞りをそれぞれ示している。

【0024】

$$GV + SVF = AV0 + DV \quad \dots (2)$$

また、発光制御回路21はFM演算回路20で算出されたストロボ光量値GVに基づいて発光量を制御し、レンズ駆動回路23は焦点調節の為にレンズを駆動し、レンズエンコーダ24はレンズ位置を検出する。

【0025】そして、ズーム駆動回路26は撮影レンズの焦点距離を駆動制御し、ズームエンコーダ27は焦点距離を随時出力する。さらに、リリース入力回路28は不図示のリリース釦が半分押されると1stリリース信号を出力し、完全に押されると2ndリリース信号を制御回路37に出力する。

【0026】さらに、磁気記録回路31はフィルム5の画面外に設けられた磁気記録層に磁気情報を記録するためのもので、フィルム給送回路32はフィルム3の巻き上げ、巻き戻しなどの給送を行うものである。

【0027】以上のような構成のカメラに、本発明の力

メラのアダプタが装着された場合において、その全体構成は図1に示すようになる。即ち、カメラのアパーチャ4に嵌合されるアダプタ部35には、結像レンズ34及び撮像素子36が一体に構成されている。この結像レンズ34及び撮像素子36は、上記アダプタ部35がアパーチャ4に嵌合された場合に、被写体光の光路上に位置するように配置されている。そして、この撮像素子36の出力は、プリアンプ43、信号処理回路44、A/D変換回路45、画像圧縮回路46、メモリ駆動回路47を介してメモリ39の入力に接続されている。

【0028】さらに、シーケンス回路37はカメラ側の制御回路33と相互に接続されており、レンズ繰り出し量補正回路38、電子シャッタ秒時演算回路40とも相互に接続されている。そして、シーケンス回路37の出力は上記メモリ駆動回路47、信号処理回路44、電子シャッタタイミング回路42、撮像素子駆動回路41の入力に接続される。また、上記電子シャッタタイミング回路42、撮像素子駆動回路41の出力は上記撮像素子36の入力に接続されている。

【0029】このような構成において、上記レンズ繰り出し量補正回路38は、結像レンズ34の挿入によって同じ被写体距離でもレンズ1の繰り出し量が変わる為、その量を計算しシーケンス回路37に出力する。

【0030】そして、上記電子シャッタ秒時演算回路40は、結像レンズ34の挿入によって全体の開放Fナンバーが変わるので、撮像素子36の感度SVCを考慮して、次式(3)に基づいて、撮像素子36が適正になる電子シャッタ秒時TVCを算出し制御回路37に出力する。

【0031】

$$AVC0 + TVC = BV + SVC \quad \dots (3)$$

さらに、上記シーケンス回路37は、カメラのアダプタ全体の制御を司ると共に、カメラ側の制御回路33とデータ通信を行う。そして、上記撮像素子駆動回路41は撮像素子36の同期クロックなどを出力し、上記電子シャッタタイミング回路42は電子シャッタのタイミングを制御する。

【0032】上記結像レンズ34を介して撮像素子36に被写体像が結像されると、該撮像素子36の信号はプリアンプ43にて増幅された後、信号処理回路44にて所定の画像信号処理が施され、A/D変換回路45にてデジタル信号に変換される。

【0033】そして、このデジタル信号は画像圧縮回路46にて圧縮された後、メモリ駆動回路47を介してメモリ39に記憶される。尚、このメモリ39はカメラのアダプタに対して着脱自在となっている。

【0034】ここで、図3に示されるように、通常、焦点距離f1のレンズであっても、カメラのアダプタを挿入することで焦点距離は変化してしまう。いま、結像レンズ34の焦点距離をf2とし、ズームレンズ1と結像

レンズ34の主点間距離を Δ とすると、合成された焦点距離 f' は一般的に次式で示される。

【0035】

【数1】

$$\frac{1}{f'} = \frac{1}{f_1} + \frac{1}{f_2} - \frac{\Delta}{f_1 f_2} \quad \dots (4)$$

【0036】この図3では、焦点距離がほぼ1/2になっている為、撮像素子36の大きさも1/2となっている。尚、結像レンズ34がない場合は、撮像素子36は同様の画角を得るにはアパーチャと同じ大きさが必要となり、高価なものになってしまうが、本発明では前述したように、この問題を解決している。

【0037】ところで、本発明のカメラのアダプタの機械的なレイアウトは図4に示すようになっている。同図に示されるように、アダプタ部35はパネ64によって交換アダプタ65に接続されている。そして、カメラとはカメラコネクタ66により接続されデータ通信が可能となっている。このカメラ側の端子には、工場出荷時に種々の調整を行う為に従来より設けられている端子が用いられる。さらに、符号68は各種集積回路を示しており、これにはシーケンス回路37も含まれている。そして、メモ리카ード48はアダプタの後方の挿入口から挿入され、挿入時にはメモリコネクタ67に接続される。

【0038】以下、図5のフローチャートを参照して、上記カメラの動作を説明する。不図示のパワースイッチが操作されて、制御回路33に電源が供給されると(ステップS1)、制御回路33は表示回路30に所定の表示を行う(ステップS2)。そして、ズーム入力回路29によるズーム入力がある場合には(ステップS3)、制御回路33はズーム駆動回路26を作動してズーム制御を行う(ステップS4)。そして、不図示のリリース

鉤が略半分押されることにより、リリース入力回路28より1stリリース信号が出力されると(ステップS5)、制御回路33はAF回路14による自動焦点調節を行い、三角測距法の原理を用いて被写体距離1の逆数1/1を算出する(ステップS6、S7)。

【0039】続いて、繰り出し量演算回路15がズームエンコーダ27の信号を読み出し、該信号と上記1/1とに基づいてレンズ繰り出し量を演算する(ステップS8、S9)。そして、測光を行い、DXコード読取回路19によりフィルムパトローネのDXコードを読み出し、これらに基づいてAE演算回路18によるAE演算を行い測光値を算出する(ステップS8～S12)。

【0040】そして、ストロボが必要である場合には(ステップS13)、FM演算回路20によるFM演算を行い、ストロボ発光量を決定した後、上記測光値に基づいてシャッタ秒時を決定する(ステップS15～S17)。これに対して、ストロボが必要でない場合には、直ぐにシャッタ秒時を決定する(ステップS14)。

【0041】こうして、不図示のリリース鉤が完全に押されてリリース入力回路28より2ndリリース信号が

制御回路33に出力されると(ステップS18)、先に求めた繰り出し量に基づいてレンズ駆動回路23がレンズ1を繰り出し、レンズシャッタ3を開き、タイマがカウンタアップするまで即ち所定の時間だけフィルム5に露光がなされる。このとき、ストロボを使用する場合にはストロボ発光回路22によりストロボ発光を行った後、レンズシャッタ3を閉じる(ステップS19～S25)。次いで、レンズをリセットし、フィルム給送回路32によりフィルム5を1駒巻き上げた後、フィルムの画面該の磁気記録層に磁気記録を行い、全ての動作を終了する(ステップS26～S28)。

【0042】次に図6のフローチャートを参照して、上記カメラにカメラのアダプタが装着された場合の動作を説明する。不図示のパワースイッチが操作されて、制御回路33、シーケンス回路37に電源が供給されると(ステップS101)、カメラのアダプタ側のシーケンス回路37がカメラ側の制御回路33とデータ通信を行い、カメラ側の制御回路33は、カメラのアダプタの装着を認識する(ステップS102)。

【0043】カメラ側の制御回路33は、カメラのアダプタ側のシーケンス回路37に対して、焦点距離情報、開放Fナンバ情報、その他の補正情報、ズーム禁止領域の情報を送信する。このズーム禁止情報は結像レンズ34の装着によって使用できないズーム領域が発生した場合に使用する情報である(ステップS103～S107)。続いて、ズーム入力回路29によるズーム入力がある場合には、それが上記ズーム禁止領域でない場合にのみズーム制御を行い、上記ズーム禁止領域内である場合にはズームを停止し表示回路30に警告を行う。そして、ズーム入力がない場合にはズームを停止する(ステップS108～S114)。

【0044】そして、不図示のリリース鉤が略半分押されてリリース入力回路28より1stリリース信号が制御回路33に出力されると(ステップS110)、AF回路14によるAF動作を行い(ステップS115)、被写体距離1の逆数1/1を算出し(ステップS116)、ズームエンコーダ27の信号を読み出し(ステップS117)、焦点距離 f_1 を算出し(ステップS118)、測光を行い被写体輝度BVを算出し(ステップS119)、制御回路33はこれら1/1、焦点居値 f_1 、被写体輝度BVをカメラのアダプタのシーケンス回路37に送信する(ステップS120)。

【0045】続いて、カメラのアダプタ側では、レンズ繰り出し量補正回路38が上記1/1と焦点距離 f_1 とに基づいてレンズの繰り出し量を算出する(ステップS

121)。ここで、この演算について図7を参照して説明する。通常、焦点距離 $f1$ のレンズを全体繰り出して距離 l にある被写体にピントを合わせる場合、無限大の位置からのレンズ繰り出し量 K は次式(5)で示される。

【0046】

【数2】

$$K = \frac{f1^2}{1} \quad \dots (5)$$

また、ズームレンズで第1群のフィルム面に対する縦倍率が β^1 の場合にはレンズ繰り出し量 K は次式(6)で示される。

【0047】

【数3】

$$K = \frac{f1^2}{1} \times \frac{1}{\beta^1} \quad \dots (6)$$

そして、結像レンズ34が挿入されていると、上記(6)式は次式(7)となる。

【0048】

【数4】

$$K = \frac{f1^2}{1} \times \frac{1}{\beta^2} \quad \dots (7)$$

【0049】ここで、 $f1$ は上記(4)式の合成焦点距離を示し、 β^1 は合成後における縦倍率を示している。このようにして、レンズ繰り出し量が補正される。続いて、ストロボの必要性を被写体輝度BVより判定し、ストロボが必要とされている場合には、FM演算回路20によりFM補正演算を実行し、ストロボ発光回路22によりストロボ発光量を決定し、電子シャッタ秒時を決定し、メカシャッタ秒時を決定する。一方、ストロボが必要でない場合には電子シャッタ秒時を決定し、メカシャッタ秒時を決定する。上記電子シャッタ秒時は上記(3)式より求められ、上記メカシャッタ秒時は電子シャッタ秒時より若干長めに設定しておく必要がある。これらレンズ繰り出し量、メカシャッタ秒時、ストロボ発光量はカメラ側に送信される(ステップS122~S129)。

【0050】こうして、不図示のリリース鉤が完全に押されてリリース入力回路28より2ndリリース信号が制御回路33に出力されると、レンズ繰り出しを行い、メカシャッタを開き、その情報がカメラのアダプタに送信されると、電子シャッタが開かれ、所定時間後、電子シャッタが閉じられる。このとき、ストロボが必要とされている場合には、ストロボを発光する(ステップS130~S140)。

【0051】さらに所定時間経過後(ステップS14

1)、メカシャッタを閉じ、レンズをリセットし、全て

の動作を終了する(ステップS142, S143)。以上、カメラ及びカメラのアダプタの構成及び動作について説明したが、次に実際にカメラのアダプタを装着した状態でメモリ39に記憶された画像情報を確認するためのモニタ装置について図8を参照して説明する。

【0052】この図8に示されるように、モニタ装置にメモリ39が接続されると、メモリ駆動回路49によりそのデジタル信号が読み出される。そして、この圧縮されたデジタル信号は画像復元回路50により復元(伸

10 長)され、D/A変換回路51にてアナログ信号に変化され、モニタ駆動回路52を介してモニタ53に出力され、こうしてモニタ53に画像が表示される。このとき、入力回路54によりコマ数などが指示され、制御部55により全体の動作が制御される。

【0053】最後に前述したカメラのアダプタの改良例について図9を参照して説明する。この改良例に係るカメラのアダプタは、カメラの沈胴時にレンズが後退してきた時の破壊防止を考慮したものである。

【0054】即ち、アパーチャ4に嵌合した位置決め部62と移動枠63は光軸方向で嵌合している。その中に結像レンズ34と撮像素子36が配設されている。移動枠63とアダプタ65の間にはバネ64が設けられており、これらを結合している。

【0055】この為、図9(b)に示す状態より図9(a)に示す状態に、撮影レンズが沈胴してくると、2群のズームレンズ2の枠61に移動枠63が押されて後退するので、どちらかの破壊を未然に防止できる。

【0056】以上詳述したように、本発明のカメラのアダプタによれば、レンズシャッタの大きさを損なうことなく、安価なカメラのアダプタを提供することができる。尚、本発明の上記実施態様によれば、以下のごとき構成が得られる。

(1) 被写体像を結像させる為の撮像素子と、上記撮像素子に銀塩カメラの撮影光学系が撮影し得る領域とほぼ等しい領域を結像させる為の縮小光学系と、上記撮像素子の出力を記憶する記憶手段と、上記銀塩カメラとデータ通信を行う為の通信手段と、上記撮像素子、上記縮小光学系、上記記憶手段、上記通信手段が配置された筐体と、を有し、上記筐体を上記銀塩カメラに装着することによって被写体像を電氣的に記録可能なカメラのアダプタ。

(2) 被写体像を結像させる為の撮像素子と、上記撮像素子に銀塩カメラの撮影光学系が撮影し得る領域とほぼ等しい領域を結像させる為の縮小光学系と、上記撮像素子の出力を記憶する記憶手段と、上記銀塩カメラのCPUとデータ通信を行う為の通信手段と、上記撮像素子、上記縮小光学系、上記記憶手段、上記通信手段が配置され、縮小光学系を上記銀塩カメラのアパーチャから挿入させる構成の筐体と、を有し、上記筐体を上記銀塩カメラに装着すること

によって被写体像を電氣的に記録可能なカメラのアダプタ。

(3) 被写体像を結像させる為の撮像素子と、上記撮像素子に銀塩カメラの撮影光学系が撮影し得る領域とほぼ等しい領域を結像させる為、上記撮影光学系の後方に挿入される縮小光学系と、上記撮像素子の出力を記憶する記憶手段と、上記銀塩カメラのCPUとデータ通信を行う為の通信手段であって、その通信内容は上記縮小光学系を挿入することによって発生するピント調節、露出調節に関するものである通信手段と、上記撮像素子、上記縮小光学系、上記記憶手段、上記通信手段が配置され、縮小光学系を上記銀塩カメラのアパーチャから挿入させる構成の筐体と、を有し、上記筐体を上記銀塩カメラに装着することによって被写体像を電氣的に記録可能なカメラのアダプタ。

(4) 被写体像を結像させる為の撮像素子と、上記撮像素子に銀塩カメラの撮影光学系が撮影し得る領域とほぼ等しい領域を結像させる為、上記撮影光学系の後方に挿入される縮小光学系と、上記撮像素子の出力を記憶する記憶手段と、上記銀塩カメラのCPUとデータ通信を行う為の通信手段であって、その通信内容は上記縮小光学系を挿入することによって発生するレンズ繰出し量の変更に関するものである通信手段と、上記撮像素子、上記縮小光学系、上記記憶手段、上記通信手段が配置され、縮小光学系を上記銀塩カメラのアパーチャから挿入させる構成の筐体と、を有し、上記筐体を上記銀塩カメラに装着することによって被写体像を電氣的に記録可能なカメラのアダプタ。

(5) 被写体像を結像させる為の撮像素子と、上記撮像素子に銀塩カメラの撮影光学系が撮影し得る領域とほぼ等しい領域を結像させる為、上記撮影光学系の後方に挿入される縮小光学系と、上記撮像素子の出力を記憶する記憶手段と、上記銀塩カメラが工場出荷時に調整の為に使用される入出力端子を使用して上記銀塩カメラのCPUとデータ通信を行う通信手段と、上記撮像素子、上記縮小光学系、上記記憶手段、上記通信手段が配置され、縮小光学系を上記銀塩カメラのアパーチャから挿入させる構成の筐体と、を有し、上記筐体を上記銀塩カメラに装着することによって被写体像を電氣的に記録可能なカメラのアダプタ。

(6) 被写体像を結像させる為の撮像素子と、上記撮像素子に銀塩カメラの撮影光学系が撮影し得る領域とほぼ等しい領域を結像させる為、上記撮影光学系の後方に挿入される縮小光学系と、上記撮像素子の出力を記憶する記憶手段と、上記銀塩カメラのCPUとデータ通信を行う為の通信手段と、上記銀塩カメラの撮影光学系が沈胴若しくは焦点距離を短くする為に後退してきた際、上

記縮小光学系、撮像素子の少なくとも1つを退避させる為の退避手段と、上記撮像素子、上記縮小光学系、上記記憶手段、上記通信手段、上記対比手段が配置され、縮小光学系を上記銀塩カメラのアパーチャから挿入させる構成の筐体と、を有し、上記筐体を上記銀塩カメラに装着することによって被写体像を電氣的に記録可能なカメラのアダプタ。

【0057】

【発明の効果】本発明によれば、レンズシャッターカメラの大きさを損なうことなく、電子映像記録を可能とした安価なカメラのアダプタを提供することができる。

【図面の簡単な説明】

【図1】本発明のカメラのアダプタが装着された場合の全体構成を示す図である。

【図2】本発明のカメラのアダプタを装着するカメラの構成を示す図である。

【図3】カメラのアダプタを装着することで焦点距離が変化する様子を示す図である。

【図4】本発明のカメラのアダプタの機械的なレイアウトを示す図である。

【図5】カメラにカメラのアダプタが装着されていない場合の動作を示すフローチャートである。

【図6】カメラにカメラのアダプタが装着された場合の動作を示すフローチャートである。

【図7】レンズ繰り出し量補正回路38による1/1と焦点距離f1とに基づくレンズの繰り出し量の演算を説明するための図である。

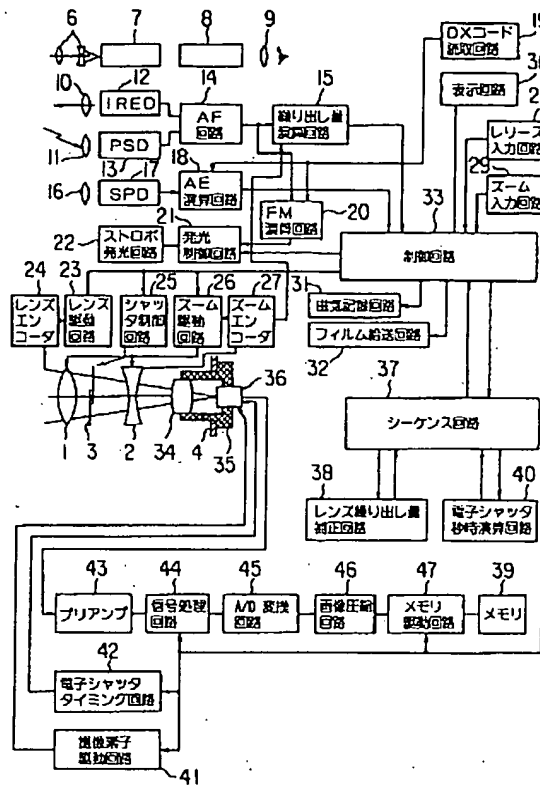
【図8】実際にカメラのアダプタを装着した状態でメモリ39に記憶された画像情報を確認するためのモニタ装置の構成を示す図である。

【図9】カメラのアダプタの改良例の構成を示す図である。

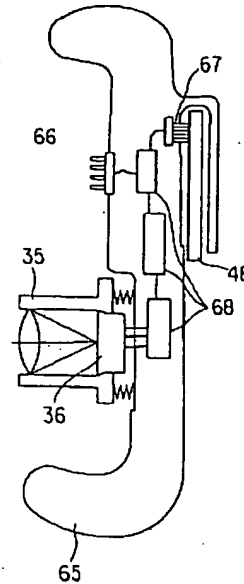
【符号の説明】

1、2…ズームレンズ、3…レンズシャッター、4…アパーチャ、5…フィルム、6…対物レンズ、7、8…プリズム、9…接眼レンズ、10…投光レンズ、11…受光レンズ、12…IRED、13…PSD、14…AF回路、15…繰り出し量演算回路、16…AEレンズ、17…SPD、18…AE演算回路、19…DXコード読取回路、20…FM演算回路、21…発光制御回路、22…ストロボ発光回路、23…レンズ駆動回路、24…レンズエンコーダ、25…シャッター制御回路、26…ズーム駆動回路、27…ズームエンコーダ、28…リリース入力回路、29…ズーム入力回路、30…表示回路、31…磁気記録回路、32…フィルム給送回路、33…制御回路。

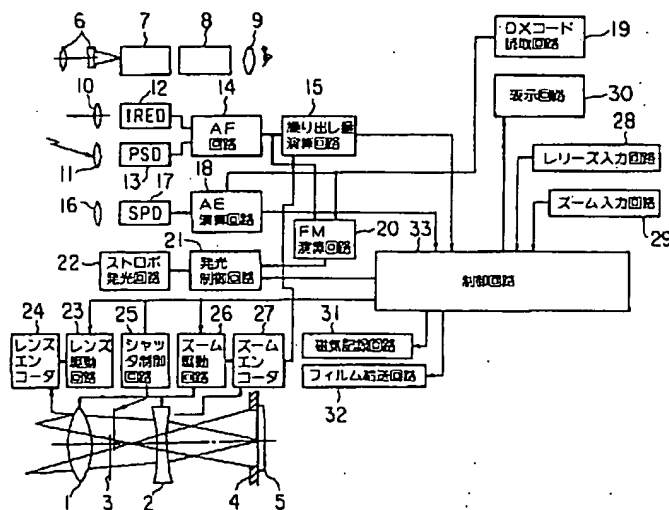
【図 1】



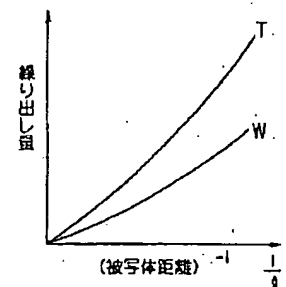
【図 4】



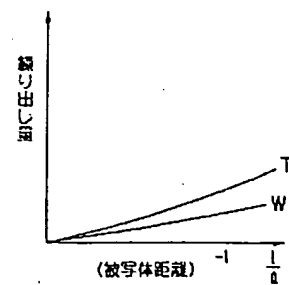
【図 2】



【図 7】

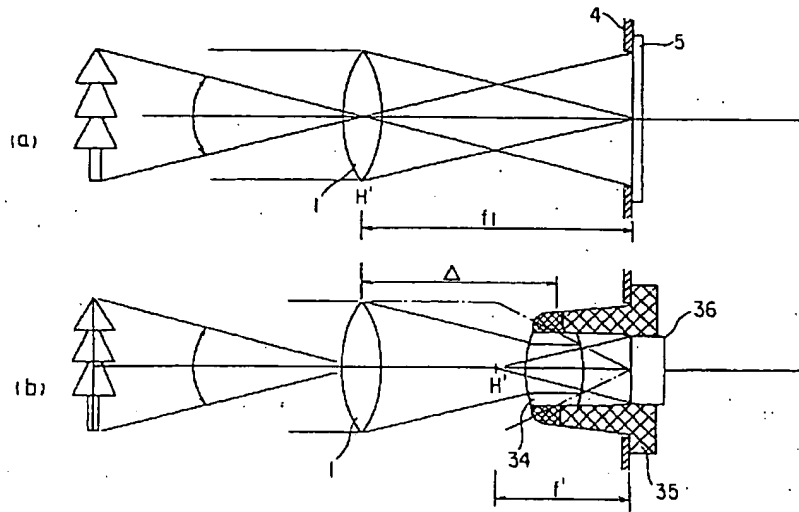


(a)

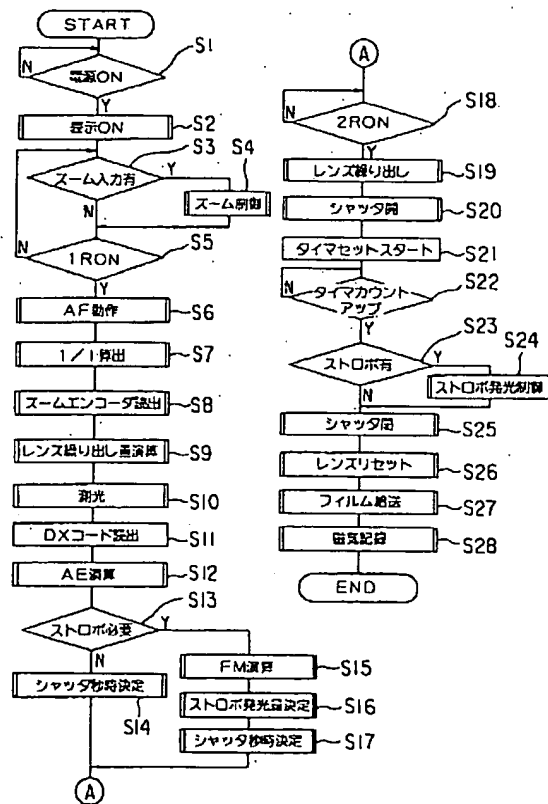


(b)

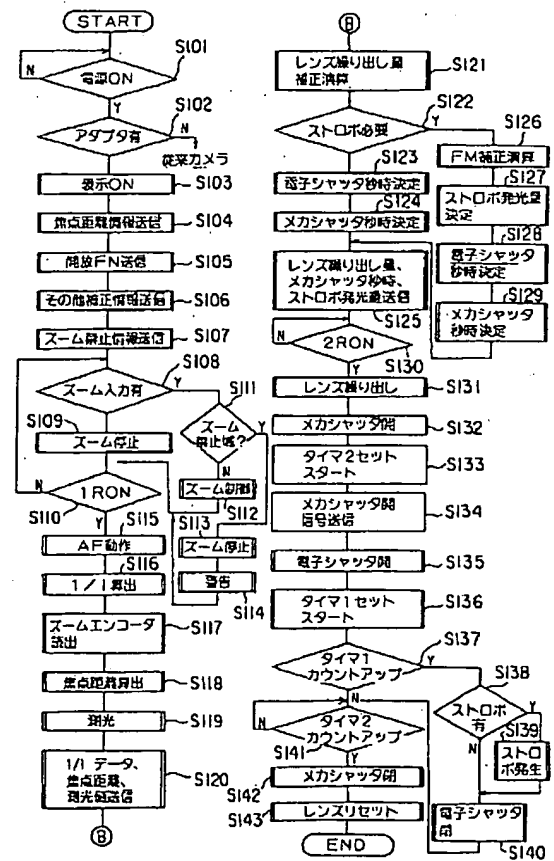
【図 3】



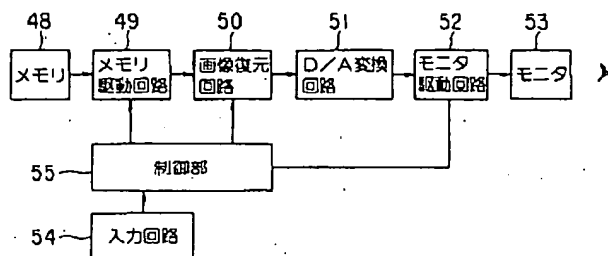
【図 5】



【図 6】



【図 8】



【図 9】

